සියලු ම හිමිකම් ඇවිරිණි / *All Rights Reserved*]

Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu

Information and Communication Technology

තොරතුරු හා සන්නිවේදන තාක්ෂණය

2026 QUIZ NO 152

2025/05/11
ictfromabc
Ravindu Bandaranayake

1. What is a characteristic of direct data entry methods as compared to keyboard entry?
යතුරු පුවරුව මගින් දත්ත ආදානය කිරීම සමඟ සැසඳීමේදී සෘජුව දත්ත ආදානය කිරීමේ ක්‍රමවල පවතින ලක්ෂණයක් වන්නේ ක්‍රමක්ද?

   1) Less speed / **වේගය අඩුය.**
   2) Less efficiency / **අකාර්යක්ෂමයි.**
   3) High reliability / **ඉහළ විශ්වසනියත්වය.**
   4) Takes more time / **වැඩි කාලයක් ගතවේ.**
   5) Fully automatic / **පූර්ණ ස්වයංක්‍රිය වේ.**

2. $B5_{16} + 200_8 =$ ……?

   1) 463_8 2) 135_{16} 3) 307 4) 130_{16} 5) 10111101_2

3. Consider the sections on coding methods used to represent data in computers.
පරිගණකයෙහි දත්ත නිරූපණය කිරීම සඳහා භාවිතයට ගන්නා ලද කේත ක්‍රම පිළිබඳව දැක්වෙන වගන්ති සලකා බලන්න.

   A. The number 25_{10} can be represented as 00100101_2 when written in BCD code.
   25_{10} **යන සංඛ්‍යාව** BCD **කේත ක්‍රමයෙන් ලියූ විට** 00100101_2 **ලෙස දැක්විය හැක.**

   B. People gained the ability to work according to their language with the introduction of the ASCII code system.
   තම භාෂාවට අනුව කටයුතු කිරීමේ හැකියාව මිනිසුන්ට ලැබුනේ ASCII **කේත ක්‍රමය හඳුන්වා දීමත් සමගය.**

   C. According to the Unicode system, it was possible to represent 65536 different symbols.
   Unicode **ක්‍රමයට අනුව එකිනෙකට වෙනස් සංකේත** 65536**ක් නිරූපණය කිරීමට අවස්ථාව ලැබිණි.**

   Which of these clauses is correct,
   මෙම වගන්ති වලින් නිවැරදි වන්නේ,

   1) A and B only. A **හා** B **පමණි.** 2) B and C only. B **හා** C **පමණි.** 3) A and C only. A **හා** C **පමණි.** 4) All of the above. **ඉහත සියල්ලම.** 5) None of the above. **ඉහත කිසිවක් නොවේ.**

4. Which of the following is/are false about the S-R latch?
S-R latch **සම්බන්ධයෙන් පහත සඳහන් කවරක් අසත්‍ය වේද?**

   A. S-R latch can be implemented with NAND gates or NOR gates or XNOR gates.
   S-R latch, NAND **ද්වාර හෝ** NOR **ද්වාර හෝ** XNOR **ද්වාර මගින් සෑදිය හැක.**

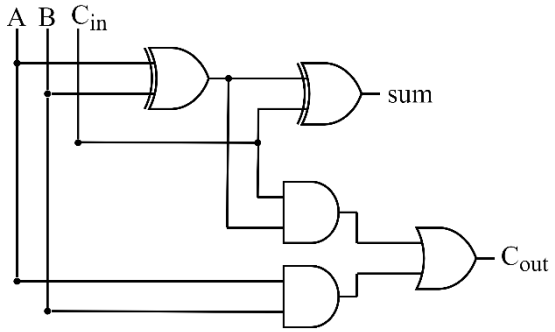
   B. They are able to store a one bit memory.
   මේවාට එක් බිටු මතකයක් ගබඩා කිරීමට හැකියාව ඇත.

   C. S-R latch is the abbreviation for Set-Ready latch.
   S-R latch **යනු** Set-Ready latch **යන්නෙහි කෙටි යෙදුමයි.**

   D. It is a basic form of Random Access Memory (RAM).
   එය සසම්භාවී ප්‍රවේශ මතකයේ (RAM) **මූලික ආකාරයකි.**

   1) A only. A **පමණි.** 2) C only. C **පමණි.** 3) A and C only. A **හා** C **පමණි.** 4) A,B and D only. A,B **හා** D **පමණි.** 5) None of the above. **ඉහත කිසිවක් නොවේ.**

5. What is the output of C_{out} variable of the circuit below?
පහත පරිපථයේ C_{out} විචලනයේ ප්‍රතිදානය කුමක්ද?



1) $A + B + Cin$
2) $Cin\,.\,(A\,.\,\overline{B} + \overline{A}\,.\,B) + A\,.\,B$
3) $\overline{(A\,.\,\overline{B} + \overline{A}\,.\,B)}\,.\,Cin + (A\,.\,\overline{B} + \overline{A}\,.\,B)\,.\,\overline{Cin}$
4) $(A + B + Cin) + Cin\,.\,(A\,.\,\overline{B} + \overline{A}\,.\,B) + A\,.\,B$
5) $A\,.\,B\,.\,Cin$