සියලු ම හිමිකම් ඇවිරිණි / *All Rights Reserved*]

Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu

Information and Communication Technology

තොරතුරු හා සන්නිවේදන තාක්ෂණය

2026 QUIZ NO 160

2025/05/19
ictfromabc
Ravindu Bandaranayake

1. Which of the following consists the correct sequence of Data Processing Life Cycle?
දත්ත සැකසීමේ ජීවන චක්‍රයේ පියවර නිවැරදි අනුපිළිවෙලින් සමන්විත වන්නේ පහත සඳහන් කුමන පිළිතුරේද?

   1) Data input, Data collecting, Data processing, Data storing, Data Output.
   දත්ත ආදානය, දත්ත රැස් කිරීම, දත්ත සැකසීම, දත්ත ගබඩා කිරීම, දත්ත ප්‍රතිදානය.
   2) Data collecting, Data processing, Data storing, Data input, Data Output.
   දත්ත එකතු කිරීම, දත්ත සැකසීම, දත්ත ගබඩා කිරීම, දත්ත ආදානය, දත්ත ප්‍රතිදානය.
   3) Data collecting, Data input, Data processing, Data storing, Data Output.
   දත්ත රැස් කිරීම, දත්ත ආදානය, දත්ත සැකසීම, දත්ත ගබඩා කිරීම, දත්ත ප්‍රතිදානය.
   4) Data input, Data collecting, Data storing, Data processing, Data Output.
   දත්ත ආදානය, දත්ත රැස් කිරීම, දත්ත ගබඩා කිරීම, දත්ත සැකසීම, දත්ත ප්‍රතිදානය.
   5) Data input, Data processing, Data collecting, Data storing, Data Output.
   දත්ත ආදානය, දත්ත සැකසීම, දත්ත රැස් කිරීම, දත්ත ගබඩා කිරීම, දත්ත ප්‍රතිදානය.

2. Choose the correct statement/s.
නිවැරදි ප්‍රකාශ/ය තොරන්න.

   A. 144_8 B. 63_{16} C. 1100100_2

   1) A = B = C 2) A = C > B 3) A = B > C 4) B > A = C 5) A > C > B

3. If the ASCII code for ‘a’ is 01100001. What is the ASCII code for the word ‘ict’ ?
‘a’ සඳහා ASCII කේතය 01100001 නම්. ‘ict’ යන වචනය සඳහා ASCII කේතය වනුයේ කුමක්ද?

   1) 01111001 11100011 01110101 2) 01101001 01100011 01110100 3) 01101000 01100011 01110100
   4) 01101001 01100010 01110100 5) 01101000 01100011 01110101

4. Which of the following statements correctly describes the difference between a half adder and a full adder in digital circuits?
අංකිත පරිපථවල අර්ධ ආකලකයක් සහ පූර්ණ ආකලකයක් අතර වෙනස නිවැරදිව විස්තර කරන්නේ පහත සඳහන් කුමන ප්‍රකාශයද?

   1) A half adder can add two binary numbers, while a full adder can add three binary numbers.
   අර්ධ ආකලකයකට ද්විමය සංඛ්‍යා දෙකක් එකතු කළ හැකි අතර පූර්ණ ආකලකයකට ද්විමය සංඛ්‍යා තුනක් එකතු කළ හැකිය.
   2) A half adder can add two binary numbers, while a full adder can add four binary numbers.
   අර්ධ ආකලකයකට ද්විමය සංඛ්‍යා දෙකක් එකතු කළ හැකි අතර පූර්ණ ආකලකයකට ද්විමය සංඛ්‍යා හතරක් එකතු කළ හැකිය.
   3) A half adder can add two binary numbers, while a full adder can add two binary numbers in lower duration.
   අර්ධ ආකලකයකට ද්විමය සංඛ්‍යා දෙකක් එකතු කළ හැකි අතර පූර්ණ ආකලකයකට අඩු කාලයකදී ද්විමය සංඛ්‍යා දෙකක් එකතු කළ හැක.
   4) A half adder can add two binary numbers, while a full adder can add two binary numbers with greater accuracy.
   අර්ධ ආකලකයකට ද්විමය සංඛ්‍යා දෙකක් එකතු කළ හැකි අතර පූර්ණ ආකලකයකට වැඩි නිරවද්‍යතාවයකින් ද්විමය සංඛ්‍යා දෙකක් එකතු කළ හැක.
   5) A half adder can add two binary numbers, while a full adder can add two binary numbers and handle overflow conditions.
   අර්ධ ආකලකයකට ද්විමය සංඛ්‍යා දෙකක් එකතු කළ හැකි අතර පූර්ණ ආකලකයකට ද්විමය සංඛ්‍යා දෙකක් එකතු කර overflow තත්ත්වයන් හැසිරවිය හැක.

5. What is the final answer when the Boolean expression given below is expressed in simplest form?
පහත දක්වා ඇති බූලියානු ප්‍රකාශනය සරලම ආකාරයෙන් දැක්වූ විට අවසාන පිළිතුර වනුයේ කුමක්ද?

$(\overline{\overline{D}B} + \overline{A}A)B + \overline{C}C$

1) 1 2) 0 3) B.D 4) $\overline{C}.D + B$ 5) $\overline{A}$