සියලු ම හිමිකම් ඇවිරිණි / *All Rights Reserved*]

Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu

Information and Communication Technology

තොරතුරු හා සන්නිවේදන තාක්ෂණය

2026 QUIZ NO 158

2025/05/17
ictfromabc
Ravindu Bandaranayake

1. The world's first general purpose digital computer, ENIAC was developed by the scientists ……... and …….. in 1946.
1946 දී ලොව ප්‍රථම පොදු කාර්ය අංකිත පරිගණකය වන ENIAC, …… සහ ……... යන විද්‍යාඥයින් විසින් නිපදවන ලදී.

   Which of the following is most appropriate to fill in the blanks in the above statement?
   දී ඇති ප්‍රකාශනයේ හිස්තැන් පිරවීමට පහත සඳහන් කවරක් වඩාත් සුදුසු වේ ද?

   1) William Shockley, John Bardeen / විලියම් ශොක්ලි, ජෝන් බාඩීන්
   2) John Presper Eckert, John William Mauchly / ජෝන් ප්‍රෙස්පර් එකර්ට්, ජෝන් විලියම් මෞච්ලි
   3) John Ambrose Fleming, Lee De Frost / ජෝන් ඇම්බ්‍රෝස් ෆ්ලෙමින්ග්, ලී ද ෆ්‍රොස්ට්
   4) John Vincent Atanasoff, Clifford Berry / ජෝන් වින්සන්ට් ඇටානාසොෆ්, ක්ලිෆර්ඩ් බෙරී
   5) Walter Brattain, William Shockley / වෝල්ටර් බ්‍රටේන්, විලියම් ශොක්ලි

2. If the following numbers are arranged in descending order, the answer is,
පහත සංඛ්‍යා අවරෝහණ පිළිවෙලට සැකසූ විට පිළිතුර වන්නේ,

   A. BC_{16} B.10101011_2 C. 179_{10} D. 261_8

   1) A, D, C, B 2) A, C, B, D 3) C, A, D, B 4) A, C, D, B 5) B, A, C, D

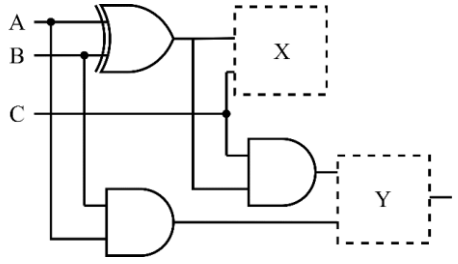
3. Which of the following represents the bitwise XOR operation of three binary numbers 10101100, 11101110, and 10111010?
පහත කවරක් ද්විමය 10101100_2, 11101110_2 හා 10111010_2 යන සංඛ්‍යා තුනෙහි බිටු අනුසාරිත XOR (bitwise XOR) මෙහෙයුම නිරූපණය කරයිද?

   1) 10101010_2 2) 11111111_2 3) 10101000_2 4) 11111000_2 5) 01010000_2

4. Select the most simplified sum of product (SOP) Boolean expression for $C\overline{A} + (BD + \overline{BA})A$.
$C\overline{A} + (BD + \overline{BA})A$ වඩාත් සරල කළ ගුණිතයන්ගේ එකතු (SOP) බූලියානු ප්‍රකාශනය තෝරන්න.

   1) $A\overline{B} + ABD + \overline{A}C$
   2) $A\overline{B} + B\overline{D} + \overline{B}C$
   3) $(C + \overline{A}).(C + \overline{D} + B)(\overline{\overline{A}} + \overline{D} + B)$
   4) $A\overline{B} + AD + \overline{A}C$
   5) $(C + A)(C + D + \overline{B})(\overline{A} + D + \overline{B})$

5. Here is a full adder circuit designed using a half adder pair. The appropriate logic gates for positions X and Y in this circuit are respectively,
මෙහි දැක්වෙන්නේ අර්ධ ආකලක ද්විත්වයක් භාවිතයෙන් නිර්මාණය කර ඇති පූර්ණ ආකලක පරිපථයකි. මෙම පරිපථයේ X හා Y ස්ථානයන් ට සුදුසු තර්කික ද්වාරයන් වන්නේ පිළිවෙලින්,



   1) XOR gate and OR gate
   2) NAND gate and NOR gate
   3) AND gate and OR gate
   4) XOR gate and AND gate
   5) XOR gate and NAND gate