සියලු ම හිමිකම් ඇවිරිණි / *All Rights Reserved*]

Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu

Information and Communication Technology

තොරතුරු හා සන්නිවේදන තාක්ෂණය

2026 QUIZ NO 115

2025/04/04
ictfromabc
Ravindu Bandaranayake

1. Which of the following types of printers uses a powder-based ink known as toner?
පහත සඳහන් මුද්‍රණ යන්ත්‍ර වර්ග අතුරින් ටෝනර් ලෙස හඳුන්වන කුඩු මත පදනම් වූ තින්තයක් භාවිතා කරන්නේ කුමන වර්ගයටද?

   1) Inkjet printer / තින්ත විදුම් මුද්‍රණ යන්ත්‍රය
   2) Dot matrix printer / තිත් න්‍යාස මුද්‍රණ යන්ත්‍රය
   3) Thermal printer / තාප මුද්‍රණ යන්ත්‍රය
   4) Laser printer / ලේසර් මුද්‍රණ යන්ත්‍රය
   5) Plotter / ලකුණුකරණය

2. A software developer is designing a text-based communication system that needs to ensure compatibility across different computer systems. To achieve this, the developer decides to use a character encoding standard that represents text using 7-bit binary codes.
මෘදුකාංග සංවර්ධකයෙකු විවිධ පරිගණක පද්ධති හරහා ගැළපුම සහතික කිරීම සඳහා අවශ්‍ය පෙළ පාදක සන්නිවේදන පද්ධතියක් නිර්මාණය කරමින් සිටී. මෙය සාක්ෂාත් කර ගැනීම සඳහා, සංවර්ධකයා බිටු 7ක ද්විමය කේත භාවිතයෙන් පෙළ නියෝජනය කරන අක්ෂර කේතන ප්‍රමිතියක් භාවිතා කිරීමට තීරණය කරයි.

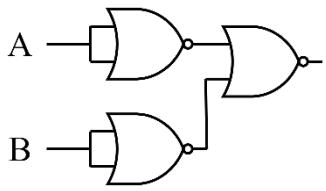
   Which of the following encoding standards is the most suitable choice for this requirement?
   මෙම අවශ්‍යතාවය සඳහා වඩාත් සුදුසු තේරීම පහත සඳහන් කේතන ප්‍රමිතීන්ගෙන් කුමක්ද?

   1) Unicode 2) EBCDIC 3) ASCII 4) UTF-16 5) BCD

3. In IEEE 754 double-precision format, how many bits are used for the mantissa?
IEEE 754 double-precision ආකෘතියෙහි mantissa සඳහා කොපමණ බිටු ප්‍රමාණයක් භාවිතා වේද?

   1) 8 bits 2) 10 bits 3) 23 bits 4) 24 bits 5) 52 bits

4. Study the following combinatory circuit built using universal gates.
සාර්ව ද්වාර භාවිතයෙන් ගොඩනගා ඇති පහත සංයුක්ත පරිපථය අධ්‍යයනය කරන්න.



   Select the logic gate that is equivalent to this logic circuit.
   මෙම තාර්කික පරිපථයට සමාන තාර්කික ද්වාරය තෝරන්න.

   1) AND gate 2) OR gate 3) NAND gate
   4) NOR gate 5) NOT gate

5. What is the minimum number of basic logic gates needed to build the circuit of the below Boolean expression?
පහත බූලියානු ප්‍රකාශනයේ පරිපථය තැනීමට අවශ්‍ය අවම මූලික තාර්කික ද්වාර ගණන කියද?

   $\overline{(\overline{P} \cdot R)} \cdot (Q + \overline{R}) \cdot P$

   1) 2 2) 3 3) 4 4) 5 5) 6