සියලු ම හිමිකම් ඇවිරිණි / *All Rights Reserved*]

Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu

Information and Communication Technology

තොරතුරු හා සන්නිවේදන තාක්ෂණය

2026 QUIZ NO 79

2025/02/27
ictfromabc
Ravindu Bandaranayake

1. One of the principal inventors of the Electronic Numerical Integrator and Computer (ENIAC) was,
ඉලෙක්ට්‍රොනික සංඛ්‍යාත්මක අනුකලකය සහ පරිගණකයේ (ENIAC) ප්‍රධාන නව නිපැයුම්කරුවන්ගෙන් එක් අයෙක් වූයේ,

   1) Blaise Pascal
   2) Charles Babbage
   3) John Von Neumann
   4) Ada Augesta Lovelace
   5) John Presper Eckert

2. Which of the following components is directly connected to the Southbridge chip in a traditional computer architecture?
සාම්ප්‍රදායික පරිගණක ආකෘතියක Southbridge චිපයට සෘජුවම සම්බන්ධ කර ඇති සංරචකය වන්නේ පහත සඳහන් කුමක්ද?

   1) RAM
   2) Processor / සකසනය (CPU)
   3) PCIe slots / PCIe සම්බන්ධක
   4) USB ports / USB කෙවෙනි
   5) None of the above / ඉහත කිසිවක් නොවේ.

3. What is the binary number 1110111_2 equivalent to below?
1110111_2 යන ද්විමය සංඛ්‍යාව පහත ඒවායින් කුමකට තුල්‍ය වේද?

   A. 167_8 B. 77_{16} C. 120_{10}

   1) A only. A පමණි.
   2) B only. B පමණි.
   3) A and B only. A හා B පමණි.
   4) B and C only. B හා C පමණි.
   5) All A, B and C A, B සහ C යන සියල්ලම

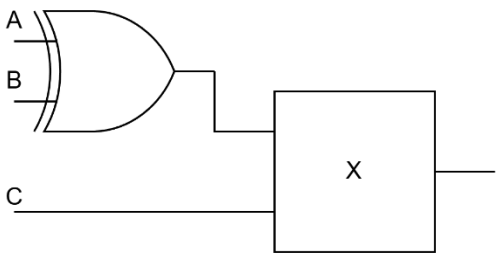
4. Which of the following statements about a half adder is false?
අර්ධ ආකලකය පිළිබඳ පහත සඳහන් කුමන ප්‍රකාශය අසත්‍යද?

   1) Adds Two Single Binary Digits. / තනි ද්විමය ඉලක්කම් දෙකක් එකතු කරයි.
   2) Uses an XOR Gate for the Carry-out. / රැගෙන යාම සඳහා XOR ද්වාරයක් භාවිතා කරයි.
   3) There is no memory or feedback mechanism. / මතකය හෝ ප්‍රතිපෝෂණ යාන්ත්‍රණයක් නොමැත.
   4) A half adder is the simplest form of an adder. / අර්ධ ආකලකය යනු ආකලකයන්ගේ සරලම ආකාරයයි.
   5) A Carry-in input is not handled. / රැගෙන ඒමේ ආදානයක් හසුරුවන්නේ නැත.

5. Consider the following logic circuit in which X indicates a two-input logic gate.
X මඟින් ද්වි-ආදාන තාර්කික ද්වාරයක් දක්වන පහත තාර්කික පරිපථය සලකා බලන්න.

   Which of the following should X be so that when A = 0, B = 1, C = 0 the output would be 1?
   A = 0, B = 1, C = 0 වන විට ප්‍රතිදානය 1 වන පරිදි X පහත සඳහන් ඒවායින් කුමක් විය යුතුද?

   A – an XOR gate
   B – a NAND gate
   C – an OR gate



   1) A only. A පමණි.
   2) B only. B පමණි.
   3) C only. C පමණි.
   4) A and C only. A හා C පමණි.
   5) All A, B and C A, B සහ C යන සියල්ලම