සියලු ම හිමිකම් ඇවිරිණි / *All Rights Reserved*]

Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu Bandaranayake - ictfromabc Ravindu

Information and Communication Technology

තොරතුරු හා සන්නිවේදන තාක්ෂණය

2026 QUIZ NO 163

2025/05/22
ictfromabc
Ravindu Bandaranayake

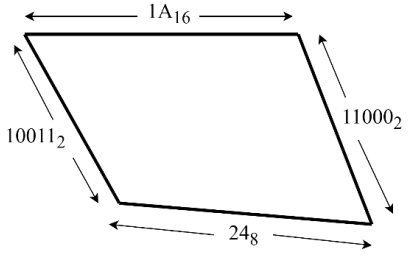
1. Which of the following correctly arranges the memory storage devices from lowest to highest capacity?
පහත සඳහන් ඒවායින් මතක ගබඩා උපාංග අවම ධාරිතාවයේ සිට ඉහළම ධාරිතාව දක්වා නිවැරදිව සකසන්නේ කුමක්ද?

   1) Registers < Cache < Main Memory < Optical Disc < Magnetic Disc
   රෙජිස්තර < නිහිත මතකය < ප්‍රධාන මතකය < ප්‍රකාශ තැටි < චුම්භක තැටි
   2) Cache < Main memory < Registers < Magnetic Disc < Optical Disc
   නිහිත මතකය < ප්‍රධාන මතකය < රෙජිස්තර < චුම්භක තැටි < ප්‍රකාශ තැටි
   3) Registers < Cache < Optical Disc < Main Memory < Magnetic Disc
   රෙජිස්තර < නිහිත මතකය < ප්‍රකාශ තැටි < ප්‍රධාන මතකය < චුම්භක තැටි
   4) Registers < Cache < Main Memory < Magnetic Disc < Optical Disc
   රෙජිස්තර < නිහිත මතකය < ප්‍රධාන මතකය < චුම්භක තැටි < ප්‍රකාශ තැටි
   5) Cache < Registers < Main Memory < Optical Disc < Magnetic Disc
   නිහිත මතකය < රෙජිස්තර < ප්‍රධාන මතකය < ප්‍රකාශ තැටි < චුම්භක තැටි

2. Convert the binary number 110110101.1011_2 to its equivalent hexadecimal form.
ද්විමය අංකය 110110101.1011_2 එහි සමාන ෂඩ් දශම ආකාරය බවට පරිවර්තනය කරන්න.

   1) $1C5.B_{16}$ 2) $DB1.B_{16}$ 3) $D6.B_{16}$ 4) $1B5.B_{16}$ 5) $15.B_8$

3. Calculate the perimeter of the quadrilateral in decimal.
චතුරස්‍රයේ පරිමිතිය දශමයෙන් ගණනය කරන්න.



   1) 71
   2) 89
   3) 92
   4) 76
   5) 81

4. What is the primary function of a half adder?
අර්ධ ආකලකයක මූලික කාර්යය කුමක්ද?

   1) To perform addition of two binary numbers without a carry-in input.
   carry-in ආදානයකින් තොරව ද්විමය අංක දෙකක් එකතු කිරීම සිදු කිරීමට.
   2) To perform subtraction of two binary numbers with a carry-out input.
   carry-out ආදානයක් සමඟ ද්විමය සංඛ්‍යා දෙකක් අඩු කිරීම සිදු කිරීමට.
   3) To perform addition of two binary numbers with a carry-in input.
   carry-in ආදානයක් සමඟ ද්විමය අංක දෙකක් එකතු කිරීම සිදු කිරීමට.
   4) To perform logical AND operation on two binary numbers.
   ද්විමය සංඛ්‍යා දෙකක් මත තාර්කික AND ක්‍රියාකාරිත්වය සිදු කිරීමට.
   5) To perform logical OR operation on two binary numbers.
   ද්විමය අංක දෙකක් මත තාර්කික OR මෙහෙයුමක් සිදු කිරීමට.

5. Given the Boolean expression $A\overline{B} + BC$, how many minimum NAND gates are required to implement this circuit using only NAND gates?
   $A\overline{B} + BC$ බූලියානු ප්‍රකාශනය ලබා දී ඇති විට, NAND ද්වාර පමණක් භාවිතා කරමින් මෙම පරිපථය ක්‍රියාත්මක කිරීමට අවම වශයෙන් NAND ද්වාර කීයක් අවශ්‍ය වේද?

   1) 3 2) 4 3) 5 4) 6 5) 8